

Lötanleitung

Zunächst müssen die zu verwendenden GPIO Pins anhand der Tabelle identifiziert werden.

Pin	Übertragungsrichtung	Bis v2.2	v3.0 +	SD Card Pin
GPIO 0	Output	WLAN LED	Unbekannt	n/c
GPIO 1	Output	Power LED	Power LED	n/c
GPIO 2	Output	ADM_EECS	White LED	DI (wrt v4+/wrt GL)
GPIO 3	Output	ADM_EESK	Amber LED	CLK
GPIO 4	Input	ADM_EEDO	SES Button	DO
GPIO 5	Output	ADM_EEDI	Unbekannt	DI (bis wrt v3.1)
GPIO 6	Input	Reset Button	Reset Button	n/c
GPIO7	Output	DMZ LED	DMZ LED	CS

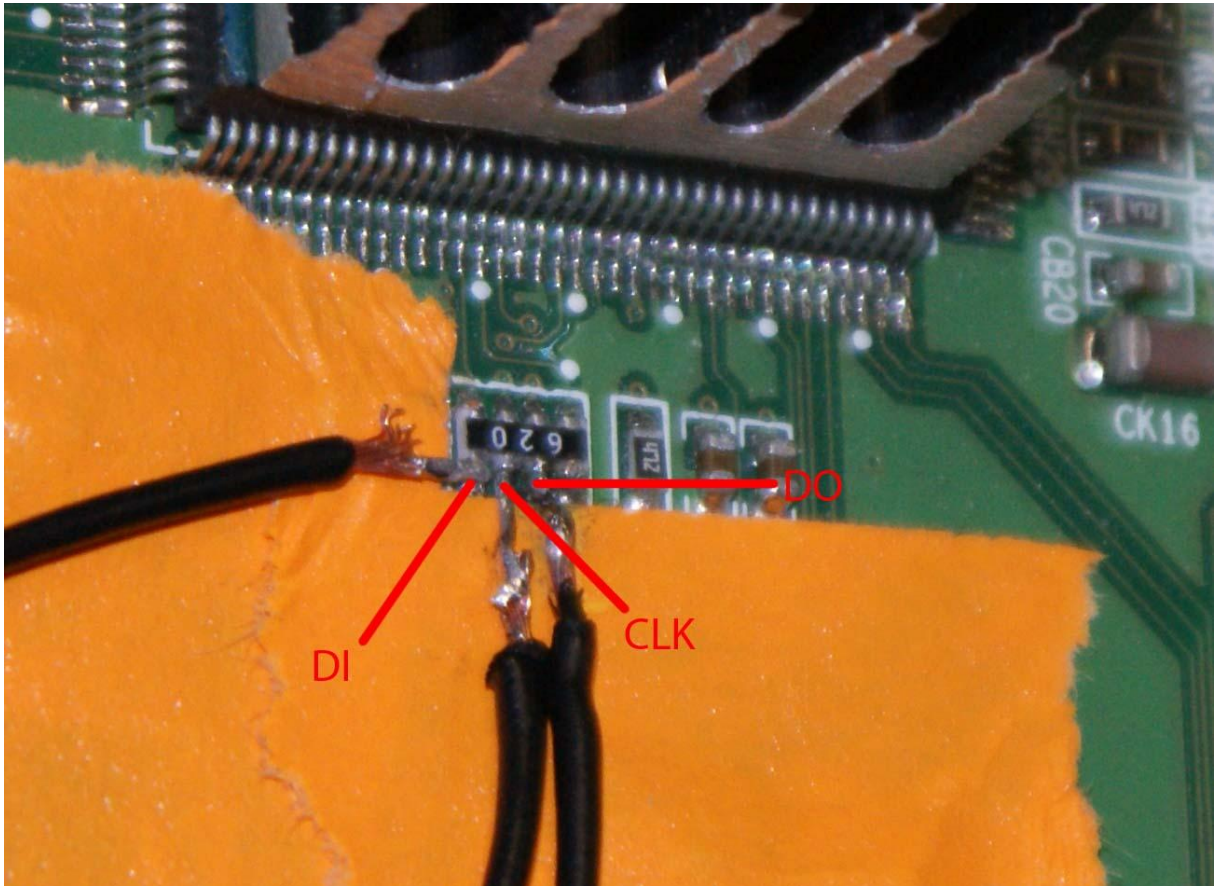
Für den wrt54g v2 ergibt sich daraus folgendes Verbindungsschema:

- GPIO 3 → CLK
- GPIO 4 → Dok
- GPIO 5 → DI
- GPIO 7 → CS

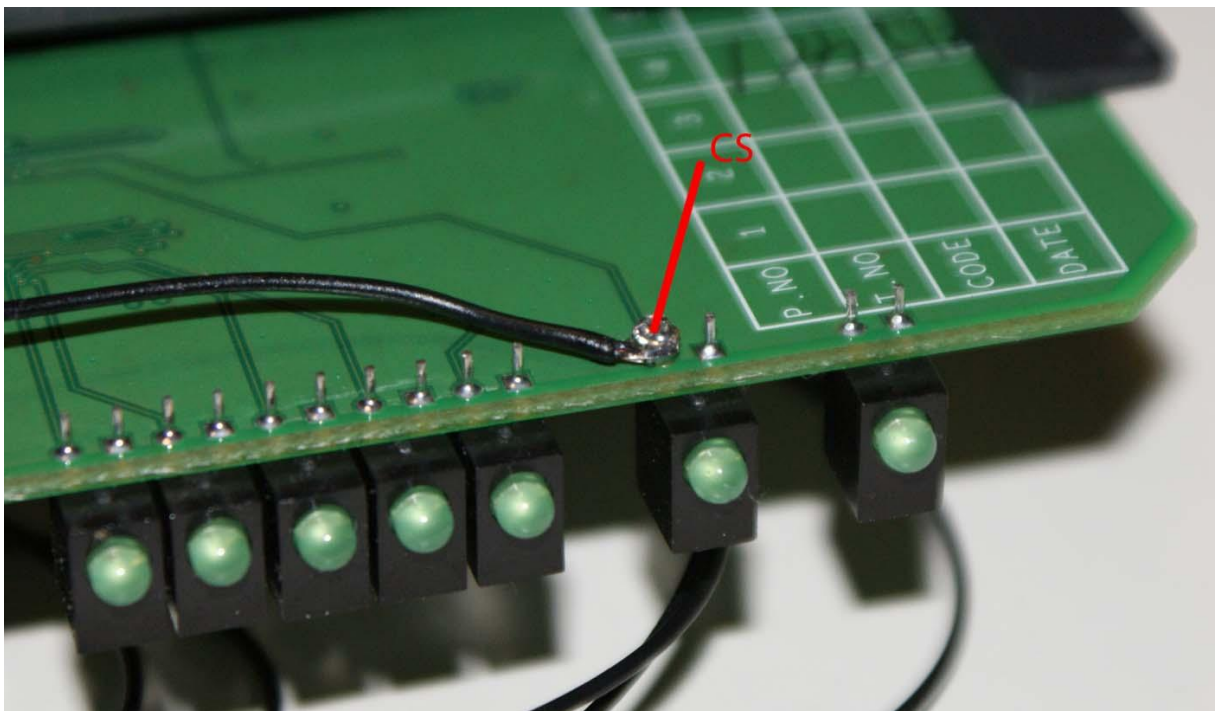
Um herauszufinden, wo auf dem entsprechenden Gerät die Lötunkte liegen, empfiehlt sich das Wiki von openwrt.

<http://wiki.openwrt.org/OpenWrtDocs/Customizing/Hardware/MMC>

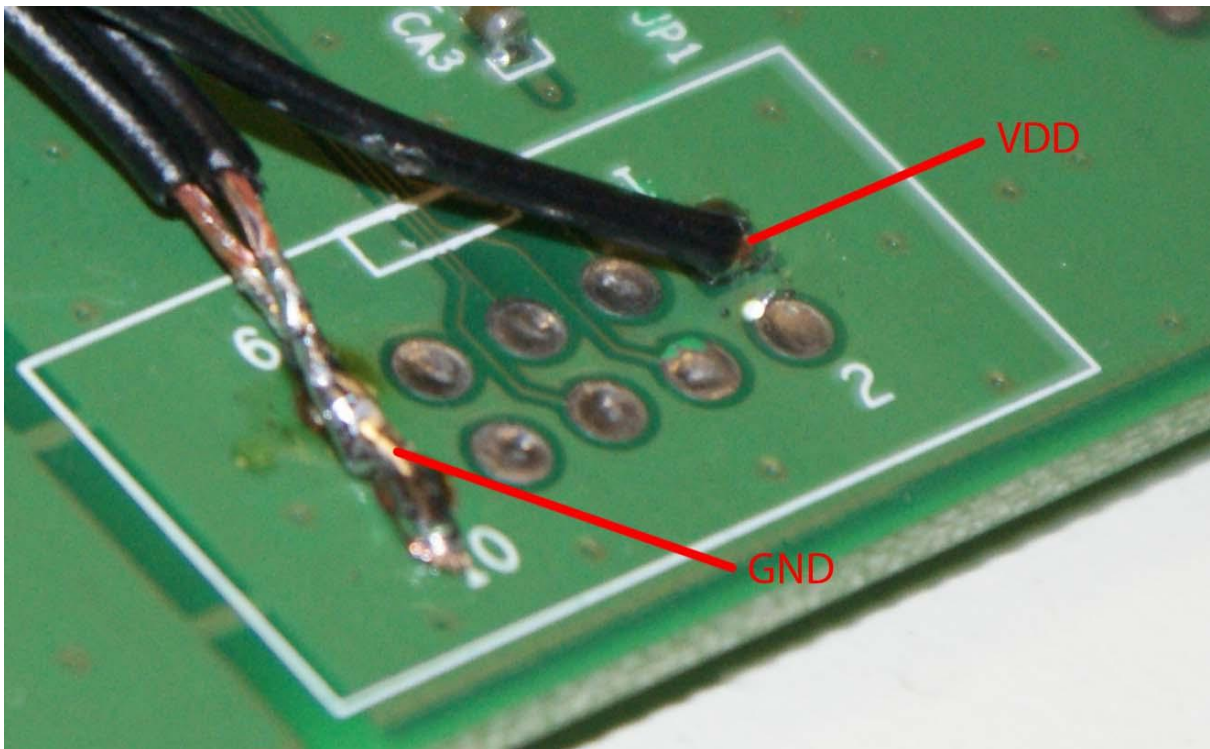
Bei unserem wrt54g v2 liegen die GPIO Lötunkte 3,4 und 5 nahe beim ADM-Switch.



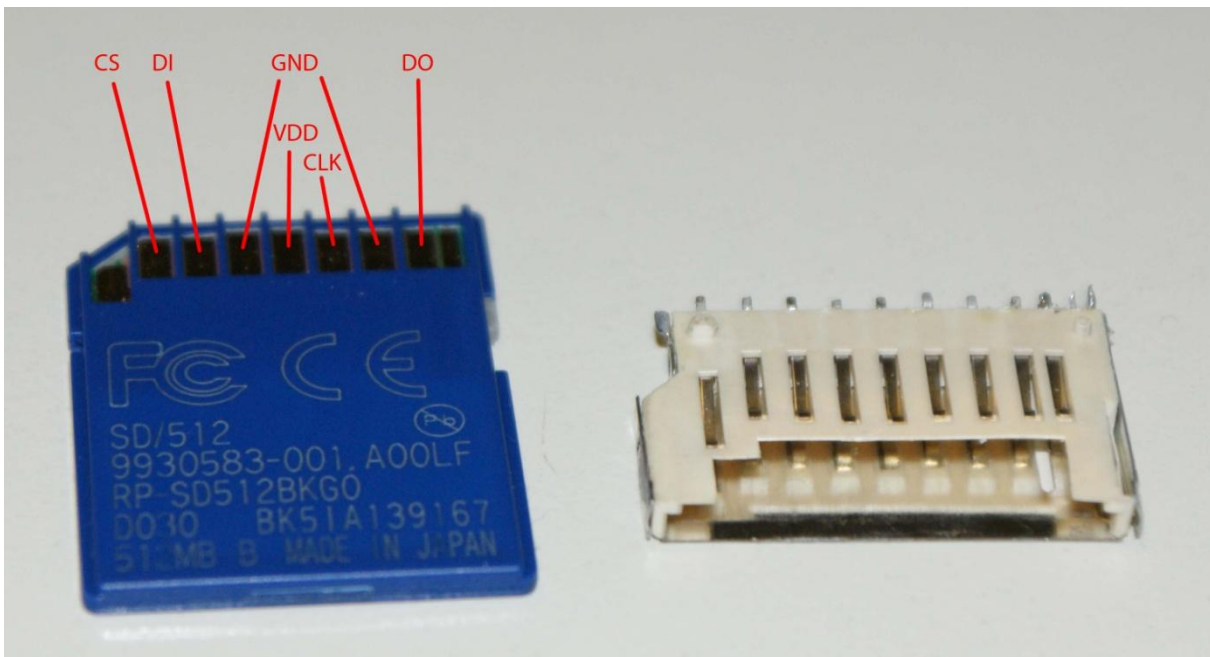
GPIO 7 kann direkt an der DMZ LED abgegriffen werden.



Die Spannungsversorgung der Speicherkarte wird über die serielle Schnittstelle (JPI) des wrt realisiert.



Sämtliche Adern werden nun mit der SD-Karte verbunden. Dabei spielt es keine Rolle, ob direkt an der Karte gelötet wird oder ein Slot Verwendung findet.



Nachdem alle Adern mit der SD-Karte verbunden waren, sah das Ergebnis so aus.

